

KIT - INTERFACE - DETECTOR DE RING EDT – 020

| Material Identificado no Esquema Elétrico | | Material Complementar | |
|---|---|-----------------------|---|
| Identificação | Descrição | Quantidade | Descrição |
| C1 | Capacitor de poliéster – 470nF x 250 V | 1 | Cabinho flexível – 0,30mm ² – 40cm |
| C2 | Capacitor eletrolítico – 47µF x 50 V | 1 | Conector molex – pequeno – 2 vias – fêmea |
| CI1 | 4N25 – optoacoplador | 4 | Espaçador para PCI |
| D1 a D4 | Diodo retificador – 1N4004 ou 1N4007 | 1 | Soquete para CI – 6 pinos – torneado |
| D5 | Diodo Zener – 16V – 500mW | 4 | Terminal molex – pequeno (2 de reserva) |
| LED1 | 5 mm – verde, vermelho ou amarelo | 1 | Placa de Circuito Impresso (EDT-020) |
| R1 | Resistor de carbono – 12kΩ x 1/4 W | | |
| R2 | Resistor de carbono – 2k2Ω x 1/4 W | | |
| CN1 | Conector KRE – 2 vias | | |
| CN2 | Conector molex – pequeno – 2 vias – macho | | |

| Esquema Elétrico | Identificação de Terminais |
|---|---|
| | |
| Características Elétricas | Observação |
| <ul style="list-style-type: none"> - Ring = 0V (quando não houver sinal de ring na linha telefônica) - Ring = circuito aberto (quando houver sinal de ring na linha telefônica) * | <p>* Para obter nível "1" na saída Ring, deve-se ligar um resistor de pull-up externo de 4k7Ω entre o terminal Ring e o Vcc do circuito lógico que receberá este sinal.</p> |